1. Нацртати шему повезивања RAM меморијскoг модула (64kB меморије), са Intel 8051 микроконтролером.

8051

80

D0

D7

A0

A7

A8

A15

**\_\_ \_\_**

**WR OE**

P0.0

P0.7

P2.0

P2.7

ALE

\_\_

RD

\_\_

WR

L

RAM

EA